|  |  |  |
| --- | --- | --- |
| Fecha entrega: 20/10/17 | Tarea: Investigación definiciones | Número de tarea: 2-4 |
| Grupo: 3CM3 | Alumno: Monroy Martos Elioth | Arquitectura de Computadoras |

# Definiciones

## Desarrollo

Byte:

Es la unidad de información base utilizada en la computación y en telecomunicaciones. Es equivalente a un conjunto ordenado de bits (8 comúnmente). Es una secuencia contigua de bits en un flujo de datos en serie.

Word:

Es una cadena finita de bits que son manejados en un conjunto por la máquina. El tamaño o longitud de una palabra hace referencia al número de bits contenidos en ella, y es un aspecto muy importante al momento de diseñar una arquitectura de computadoras. El tamaño de una palabra se refleja en muchos aspectos en la estructura y las operaciones de las computadoras. La mayoría de los registros en un ordenador normalmente tienen el tamaño de la <<palabra>>. La mayoría de ordenadores modernos tienen un tamaño de palabra de 16, 32 o 64 bits.

Halfword:

Dependiendo del tamaño en bits del registro del procesador, tiene el tamaño de la mitad de la palabra. Si la palabra es de 32 bits, halfword será de 16 bits, por ejemplo.

Double Word:

Es el doble del tamaño (en bits) que el Word especificado para el procesador, normalmente 16, 32 o de 64 bits.

## Referencias

* *Microsoft. «Byte (Estructura) (System)», disponible en: https://msdn.microsoft.com/es-es/library/system.byte%28v=vs.80%29.aspx?f=255&MSPPError=-2147217396.*
* *University of Maryland, <<Bits, Bytes, Nyblres>>, 2005, disponible en: https://www.cs.umd.edu/class/sum2003/cmsc311/Notes/Data/bitBytes.html*